

DL801 高输入阻抗运算放大器

DL801电路是由场效应对管与精密运算放大器组合而成。具有输入阻抗高、电压增益大、共模范围宽、输出幅度大等特点。它广泛应用于要求高输入阻抗的电子设备与仪表中作直流放大器、阻抗变换器、电压跟随器、微小电流及高阻测量、波形产生器和取样保持电路等。

外引线排列

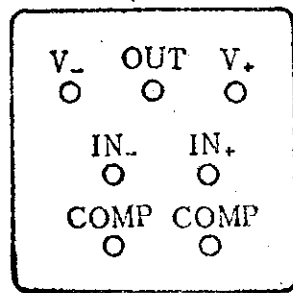


图 76

电原理图

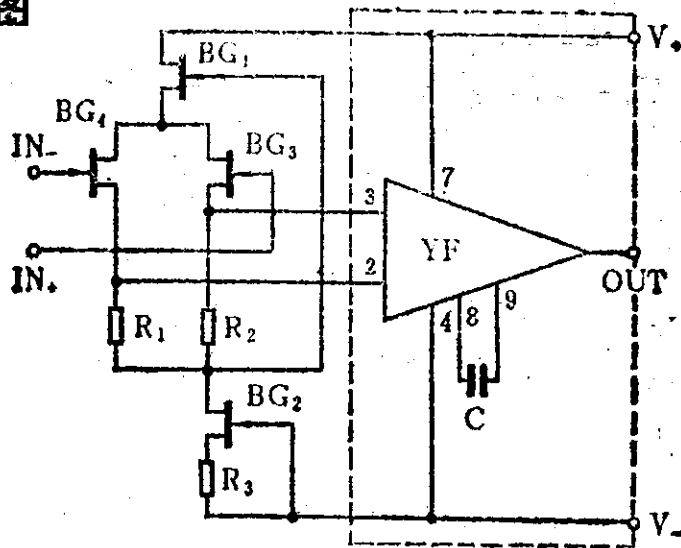


图 77

外形图 参见附图10。

主要电气参数表

$V_+ = 15V$, $V_- = -15V$, $T_a = 25^\circ C$

参数名称	符号	单位	测试条件	规范值
输入失调电压	V_{IO}	mV		≤ 1
开环增益	A_{V_0}	dB	$f = 3 \text{ Hz}$	≥ 90
共模抑制比	CMRR	dB	$f = 3 \text{ Hz}$	≥ 85
最大输出电压	V_{OPP}	V		± 12
最大共模电压	$-V_{ICM}$	V		$\geq \pm 10$
输入阻抗	R_i	Ω		$\geq \pm 10$
失调电压温漂	ΔV_{IO}	$\mu V/^\circ C$	$30^\circ C - 50^\circ C$	≤ 40
静态功耗	P_D	mW	$R_L = \infty$	≤ 70

使用说明

器件安装应注意绝缘电阻，焊接时最好用20W内热式电烙铁，同时要保证接地良好。