

图 134 M6M80042P 内电路框图

### 145. M58653P

M58653P 是存储器集成电路，其各引脚功能及参考电压见表 145，其内电路框图见图 135。

表 145 M58653P 各引脚功能及参考电压

引脚	符号	功能	电压/V	引脚	符号	功能	电压/V
1	V <sub>DD</sub>	电源端	5	8	C2	状态选择控制信号输入端	5
2	-V	-30V 电源端	-32	9	C3	状态选择控制信号输入端	5
3	NC	空脚	0	10	NC	空脚	0
4	V <sub>SS</sub>	接地端	0	11	NC	空脚	0
5	NC	空脚	0	12	I/O	数据输入/输出端	1.6
6	CLK	时钟信号输入端	5	13	GND	接地端	0
7	C1	状态选择控制信号输入端	5	14	VM	未用	-3.3

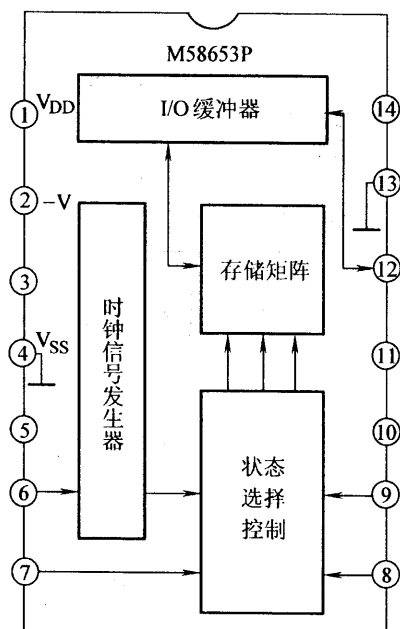


图 135 M58653P 内电路框图

### 146. M58655SP

M58655SP 是存储器集成电路，其各引脚功能及参考电压见表 146，其内电路框图见图 136。

表 146 M58655SP 各引脚功能及参考电压

引脚	符号	功能	电压/V	引脚	符号	功能	电压/V
1	V <sub>DD</sub>	+5V 电源端	5	8	C2	存储方式选择信号输入端 2	4.7
2	-V	-30V 电源端	-30	9	C3	存储方式选择信号输入端 3	4.7
3	NC	空脚	0	10	NC	空脚	0
4	CS	存储信号输入端	4.5	11	NC	空脚	0
5	NC	空脚	0	12	I/O	数据输入/输出端	5
6	CLK	时钟信号输入端	4.7	13	GND	接地端	0
7	C1	存储方式选择信号输入端 1	4.7	14	TEST	测试端	-4.5