



3A、2MHz、降压型调节器，内置开关

MAX8643A

概述

MAX8643A是一款高效开关调节器，在0.6V至(0.9 × V_{IN})输出范围内可提供最大3A的负载电流。器件工作电压为2.35V至3.6V，非常适合负载点和后置稳压系统。在整个负载、输入电压和温度变化范围内，器件输出电压误差低于±1%。

MAX8643A采用固定频率PWM工作模式，开关频率可通过外部电阻在500kHz至2MHz范围内设置。高工作频率允许全陶瓷电容设计，同时也允许采用小尺寸外部元件。

片内低导通电阻的nMOS保证在较重负载下提供高效率，可使用极小的电感。相对于分立元件解决方案，该器件的布局要简单得多。便利的电路板布局和引脚配置保证了器件在新设计中的一次通过率。

MAX8643A内部集成宽带(> 14MHz)电压误差放大器。电压模式控制结构和误差放大器允许使用III型补偿方案，环路带宽最高可达到开关频率的20%。较宽的环路频带能够保证快速瞬态响应，只需较小的输出电容，允许全陶瓷电容设计。

MAX8643A提供两个三态逻辑输入，用于选择9种不同的输出电压。这些预设的输出电压为客户提供±1%的输出电压精度，无需使用昂贵的0.1%精密电阻。另外，在反馈端使用两个外部电阻配合内部0.6V基准、或在REFIN输入端施加外部基准电压，可以将输出电压设置在任何用户需要的数值。MAX8643A利用外部电容编程软启动时间，以降低输入浪涌电流。MAX8643A采用24引脚、4mm x 4mm薄型QFN无铅封装。

应用

POL

ASIC/CPU/DSP核电源以及I/O电源

DDR电源

基站电源

电信与网络电源

RAID控制电源

引脚配置在数据资料的最后给出。

特性

- ◆ 内置37mΩ R_{DS(on)} MOSFET
- ◆ 3A连续输出电流
- ◆ 在整个负载、输入电压和温度范围内提供±1%的输出精度
- ◆ 2.35V至3.6V工作电压
- ◆ 输出电压在0.6V至(0.9 × V_{IN})之间可调
- ◆ 软启动抑制输入浪涌电流
- ◆ 500kHz至2MHz可调开关频率
- ◆ 允许使用陶瓷、聚合物以及电解输出电容
- ◆ VID选择输出电压
0.6、0.7、0.8、1.0、1.2、1.5、1.8、2.0和2.5V
- ◆ 完备的过压和热保护功能
- ◆ 安全启动进入预偏置输出状态
- ◆ 可吸收/源出电流，适用于DDR应用
- ◆ 24引脚、4mm x 4mm薄型QFN无铅封装

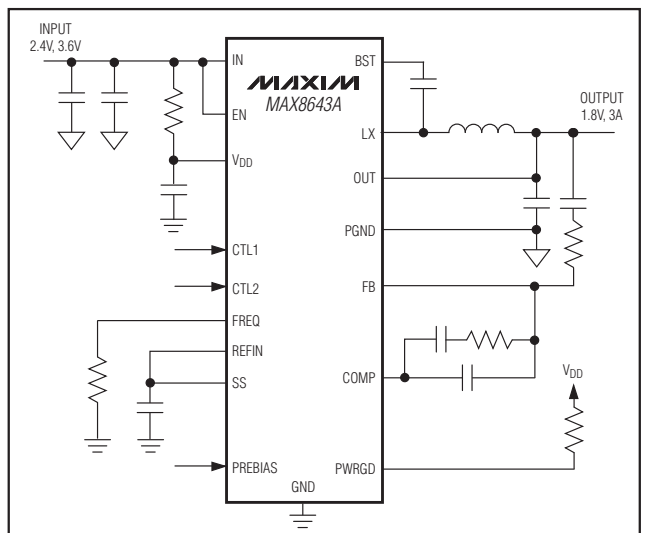
订购信息

PART	TEMP RANGE	PIN-PACKAGE	PKG CODE
MAX8643AETG+	-40°C to +85°C	24 Thin QFN-EP* (4mm x 4mm)	T2444-4

+表示无铅封装。

*EP = 裸焊盘。

典型工作电路



3A、2MHz、降压型调节器，内置开关

MAX8643A

ABSOLUTE MAXIMUM RATINGS

IN, V_{DD}, PWRGD to GND-0.3V to +4.5V
 COMP, FB, REFIN, OUT,
 CTL₁, EN, SS, FREQ to GND-0.3V to (V_{DD} + 0.3V)
 LX Current (Note 1)-4A to +4A
 BST to LX-0.3V to +4V
 PGND to GND-0.3V to +0.3V

Continuous Power Dissipation (T_A = +70°C)
 24-Pin TQFN-EP
 (derated 27.8mW/°C above +70°C)2222.2mW
 Operating Temperature Range-40°C to +85°C
 Junction Temperature+150°C
 Storage Temperature Range-65°C to +150°C
 Lead Temperature (soldering, 10s)+300°C

Note 1: LX has internal clamp diodes to GND and IN. Applications that forward bias these diodes should take care not to exceed the IC's package power dissipation limits.

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

ELECTRICAL CHARACTERISTICS

(V_{IN} = V_{DD} = 3.3V, V_{FB} = 0.5V, T_A = -40°C to +85°C. Typical values are at T_A = +25°C, circuit of Figure 1, unless otherwise noted.) (Note 2)

PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS
IN/V_{DD}						
IN and V _{DD} Voltage Range			2.35		3.60	V
IN Supply Current	f _S = 1MHz, no load (includes gate-drive current)	V _{IN} = 2.5V		4	4.6	mA
		V _{IN} = 3.3V		5.5		
V _{DD} Supply Current	f _S = 1MHz	V _{IN} = 2.5V		1.4	2.3	mA
		V _{IN} = 3.3V		2		
Total Shutdown Current from IN and V _{DD}	V _{IN} = V _{DD} = V _{BST} - V _{LX} = 3.6V, V _{EN} = 0V				13	μA
V _{DD} Undervoltage Lockout Threshold	LX starts/stops switching	V _{DD} rising		2	2.1	V
		V _{DD} falling	1.8	1.9		
		Deglitching		2		μs
BST						
BST Supply Current	V _{BST} = V _{DD} = V _{IN} = 3.6V, V _{LX} = 3.6V or 0V, V _{EN} = 0V	T _A = +25°C			5	μA
		T _A = +85°C			10	
PWM COMPARATOR						
PWM Comparator Propagation Delay	10mV overdrive			20		ns
COMP						
COMP Clamp Voltage, High	V _{IN} = 2.35V to 3.6V			2		V
COMP Slew Rate				1.4		V/μs
PWM Ramp Amplitude				1		V
COMP Shutdown Resistance	From COMP to GND, V _{EN} = V _{SS} = 0V			8		Ω
ERROR AMPLIFIER						
Preset Output-Voltage Accuracy	REFIN = SS		-1	Select from Table 1	+1	%
FB Regulation Accuracy Using External Resistors	CTL1 = CTL2 = GND		0.594	0.600	0.606	V
FB to OUT Resistor	All VID settings except CTL1 = CTL2 = GND		5	8	11	kΩ

3A、2MHz、降压型调节器，内置开关

MAX8643A

ELECTRICAL CHARACTERISTICS (continued)

($V_{IN} = V_{DD} = 3.3V$, $V_{FB} = 0.5V$, $T_A = -40^{\circ}C$ to $+85^{\circ}C$. Typical values are at $T_A = +25^{\circ}C$, circuit of Figure 1, unless otherwise noted.) (Note 2)

PARAMETER	CONDITIONS		MIN	TYP	MAX	UNITS	
Open-Loop Voltage Gain	1k Ω from COMP to GND		115			dB	
Error-Amplifier Unity-Gain Bandwidth	Parallel 10k Ω , 40pF from COMP to GND (Note 3)		14	26		MHz	
Error-Amplifier Common-Mode Input Range	$V_{DD} = 2.35V$ to $2.6V$		0	$V_{DD} - 1.65$		V	
	$V_{DD} = 2.6V$ to $3.6V$		0	$V_{DD} - 1.7$			
Error-Amplifier Minimum Output Current	$V_{COMP} = 1V$	Sourcing	1000			μA	
		Sinking	-500				
FB Input Bias Current	$V_{FB} = 0.7V$, CTL1 = CTL2 =	$T_A = +25^{\circ}C$	-200	-40		nA	
CTL_							
CTL_ Input Bias Current	$V_{CTL_} = 0V$		-7			μA	
	$V_{CTL_} = V_{DD}$		+7				
High-Impedance Threshold	Rising		0.75			V	
	Falling		$V_{DD} - 1.2V$				
Hysteresis	All VID transitions		50			mV	
REFIN							
REFIN Input Bias Current	$V_{REFIN} = 0.6V$	$T_A = +25^{\circ}C$	-500	-100		nA	
REFIN Common-Mode Range	$V_{DD} = 2.3V$ to $2.6V$		0	$V_{DD} - 1.65$		V	
	$V_{DD} = 2.6V$ to $3.6V$		0	$V_{DD} - 1.7$			
REFIN Offset Voltage	CTL1 = CTL2 = GND, $T_A = +25^{\circ}C$		-3	+3		mV	
LX (ALL PINS COMBINED)							
LX On-Resistance, High Side	$I_{LX} = -2A$	$V_{IN} = V_{BST} - V_{LX} = 2.5V$	39			$m\Omega$	
		$V_{IN} = V_{BST} - V_{LX} = 3.3V$	37	58			
LX On-Resistance, Low Side	$I_{LX} = 2A$	$V_{IN} = 2.5V$	36			$m\Omega$	
		$V_{IN} = 3.3V$	34	55			
LX Current-Limit Threshold	$V_{IN} = 2.5V$, high-side sourcing		4	5.5		A	
LX Leakage Current	$V_{IN} = 3.6V$, $V_{EN} = V_{SS} = 0V$	$T_A = +25^{\circ}C$	$V_{LX} = 0V$	-2			μA
			$V_{LX} = 3.6V$	+2			
		$T_A = +85^{\circ}C$	$V_{LX} = 0V$	1			
			$V_{LX} = 3.6V$	1			
LX Switching Frequency	$V_{IN} = 2.5V$ to $3.3V$	$R_{FREQ} = 50k\Omega$	0.9	1	1.1	MHz	
		$R_{FREQ} = 23.2k\Omega$	1.8	2.0	2.2		
Frequency Range			500	2000		kHz	
LX Minimum Off-Time	$V_{IN} = 2.5V$ to $3.3V$		40	75		ns	
LX Maximum Duty Cycle	$R_{FREQ} = 50k\Omega$, $V_{IN} = 2.5V$ to $3.3V$		93	96		%	
LX Minimum On-Time			80			ns	
RMS LX Output Current			3			A	

3A、2MHz、降压型调节器，内置开关

MAX8643A

ELECTRICAL CHARACTERISTICS (continued)

($V_{IN} = V_{DD} = 3.3V$, $V_{FB} = 0.5V$, $T_A = -40^{\circ}C$ to $+85^{\circ}C$. Typical values are at $T_A = +25^{\circ}C$, circuit of Figure 1, unless otherwise noted.) (Note 2)

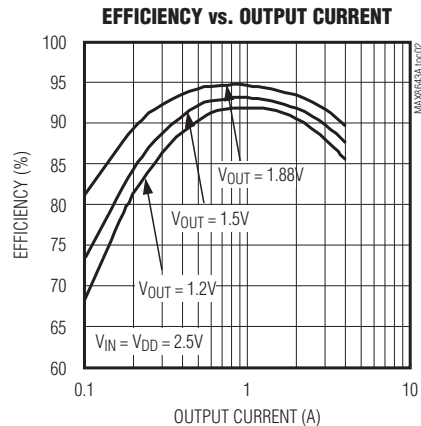
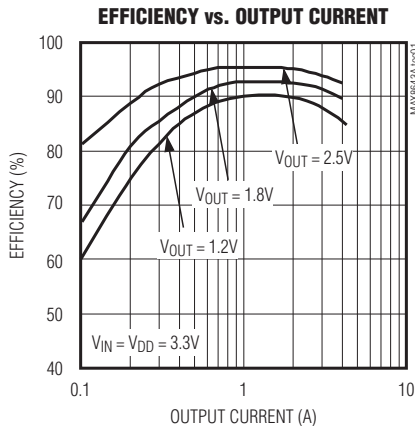
PARAMETER	CONDITIONS	MIN	TYP	MAX	UNITS
ENABLE					
EN Input Logic-Low, Falling			1.2	0.7	V
EN Input Logic-High, Rising		1.7	1.4		V
EN Hysteresis			200		mV
EN, Input Current	$V_{EN} = 0V$ or $3.6V$, $V_{DD} = 3.6V$	$T_A = +25^{\circ}C$		1	μA
		$T_A = +85^{\circ}C$		0.01	
SS					
SS Charging Current	$V_{SS} = 0.45V$	7	8	9	μA
SS Discharge Resistance			500		Ω
THERMAL SHUTDOWN					
Thermal-Shutdown Threshold			+165		$^{\circ}C$
Thermal-Shutdown Hysteresis			20		$^{\circ}C$
POWER-GOOD (PWRGD)					
Power-Good Threshold Voltage	V_{FB} falling, 3mV hysteresis	87	90	93	%
Power-Good Falling-Edge Deglitch			48		Clock cycles
PWRGD Output-Voltage Low	$I_{PWRGD} = 4mA$		0.03	0.15	V
PWRGD Leakage Current	$V_{DD} = V_{PWRGD} = 3.6V$, $V_{FB} = 0.9V$		0.01		μA
OVERCURRENT LIMIT					
Current-Limit Startup Blanking			128		Clock cycles
Restart Time			1024		Clock cycles

Note 2: Specifications are 100% production tested at $T_A = +25^{\circ}C$. Limits over the operating temperature range are guaranteed by design and characterization.

Note 3: Guaranteed by design.

典型工作特性

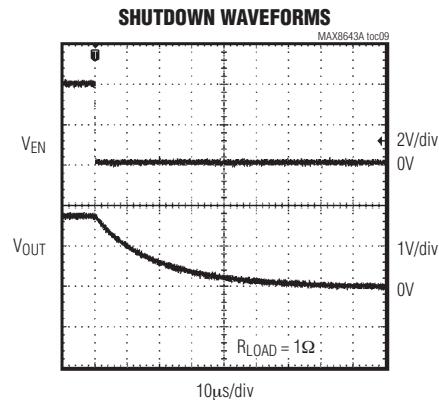
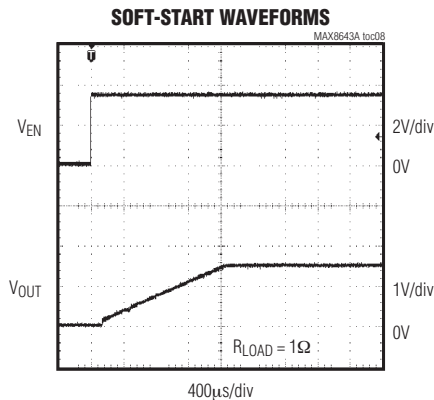
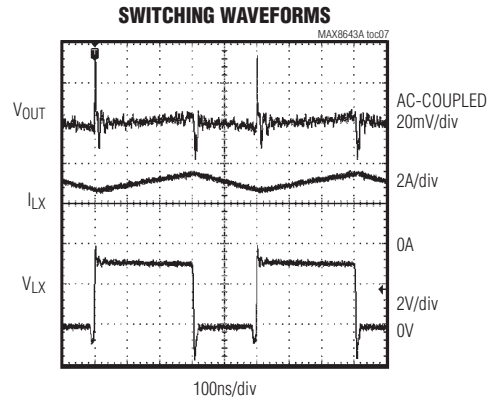
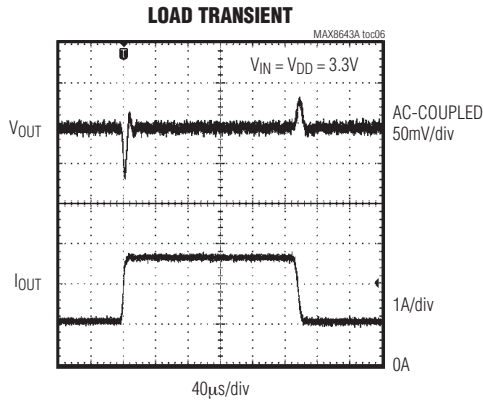
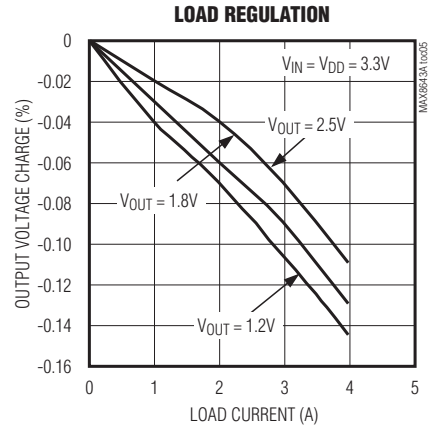
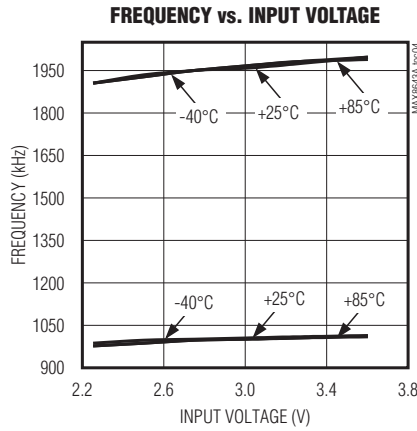
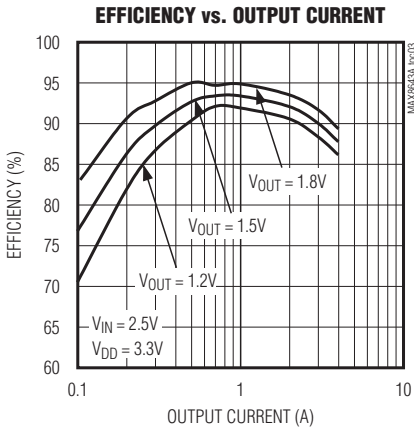
(Typical values are at $V_{IN} = V_{DD} = 3.3V$, $V_{OUT} = 1.8V$, $R_{FREQ} = 50k\Omega$, $I_{OUT} = 3A$, and $T_A = +25^{\circ}C$, unless otherwise noted.)



3A、2MHz、降压型调节器，内置开关

典型工作特性(续)

(Typical values are at $V_{IN} = V_{DD} = 3.3V$, $V_{OUT} = 1.8V$, $R_{FREQ} = 50k\Omega$, $I_{OUT} = 3A$, and $T_A = +25^\circ C$, unless otherwise noted.)



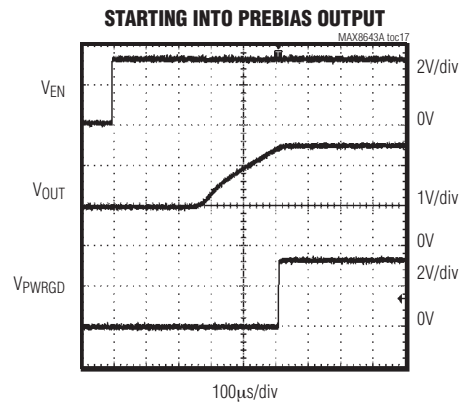
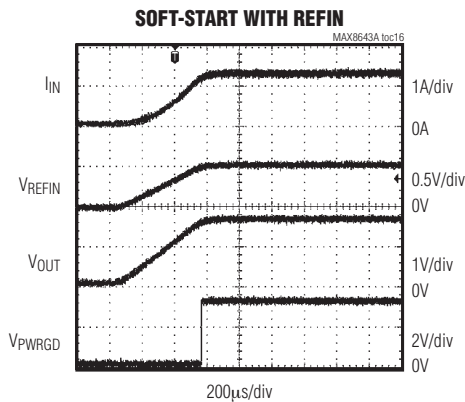
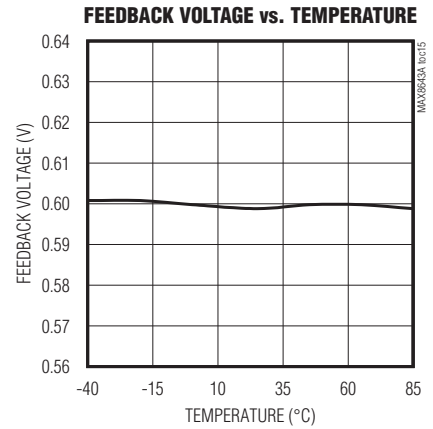
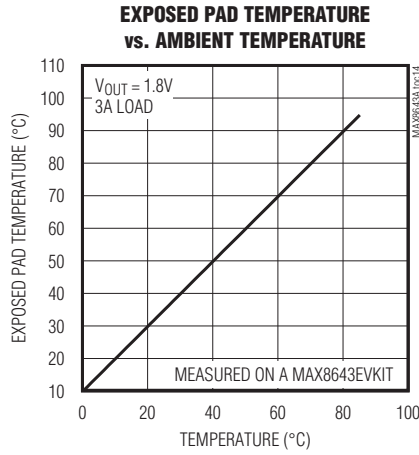
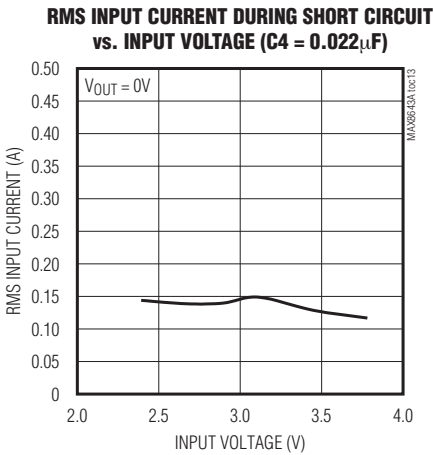
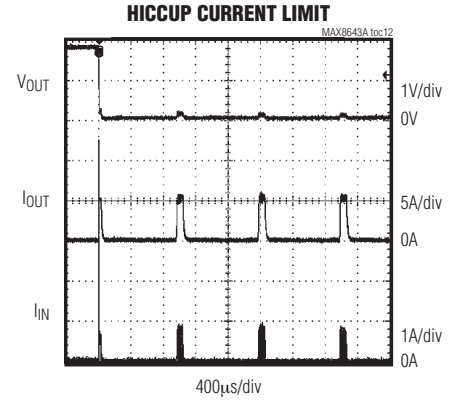
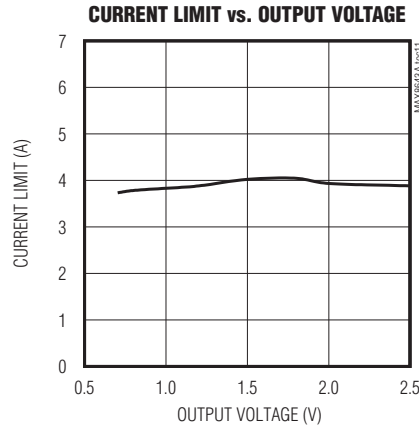
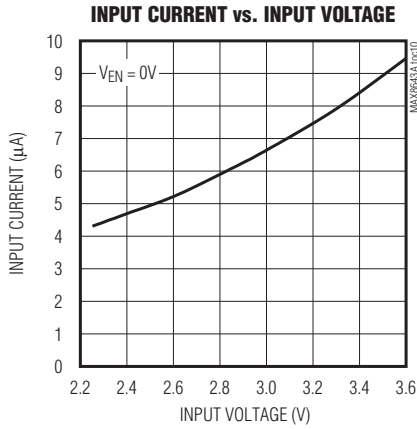
MAX8643A

3A、2MHz、降压型调节器，内置开关

MAX8643A

典型工作特性(续)

(Typical values are at $V_{IN} = V_{DD} = 3.3V$, $V_{OUT} = 1.8V$, $R_{FREQ} = 50k\Omega$, $I_{OUT} = 3A$, and $T_A = +25^\circ C$, unless otherwise noted.)



$C_{SS} = 6800pF$, $C_O = 122\mu F$, $L = 0.56\mu H$, $V_{OUT} = 2.5V$

3A、2MHz、降压型调节器，内置开关

引脚说明

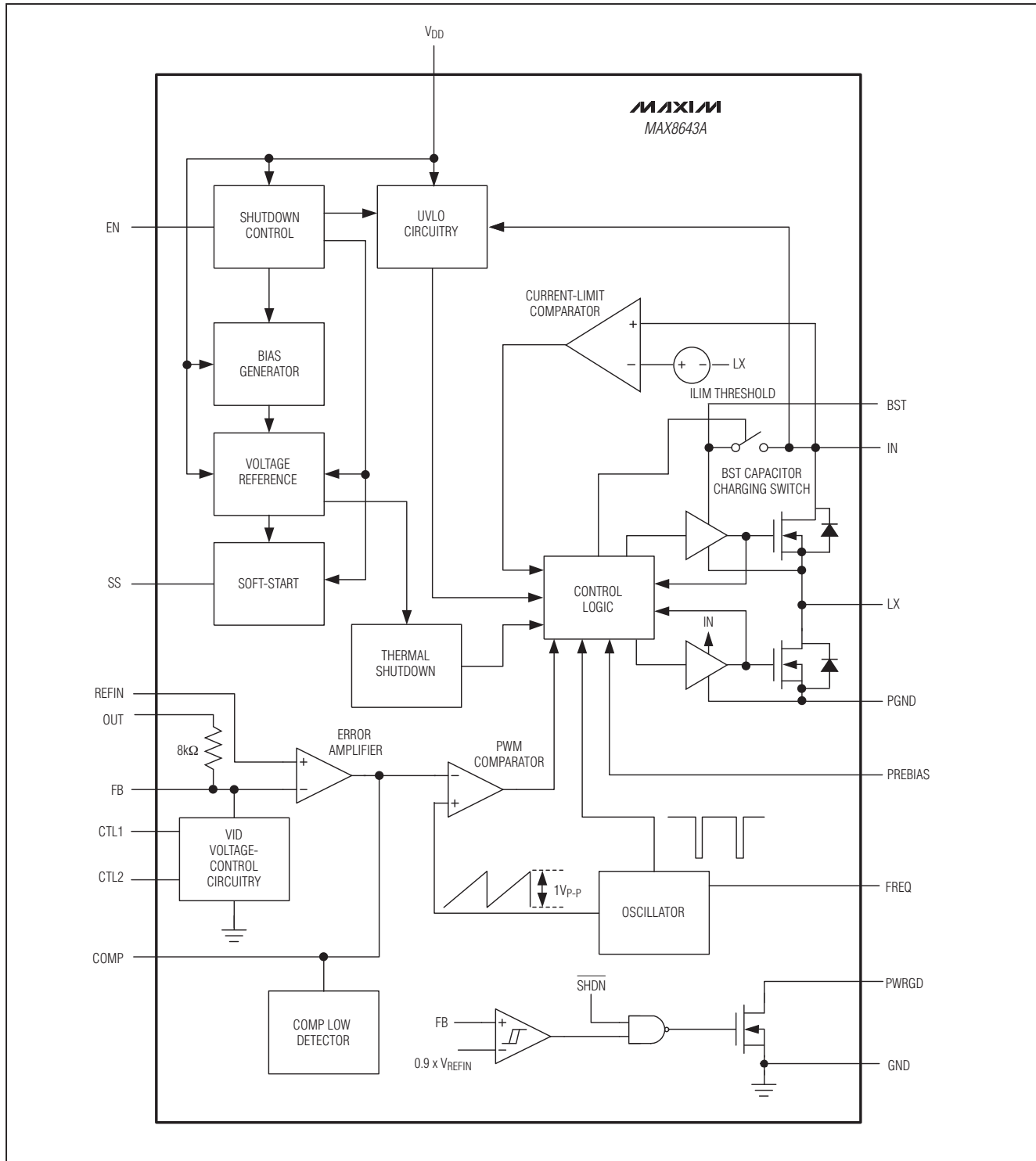
MAX8643A

引脚	名称	功能
1	PREBIAS	该引脚悬空，以避免软启动过程中输出电容放电；否则将其连接至GND (参见软启动进入预偏置输出部分)。
2	V _{DD}	电源电压和旁路输入。通过一个10Ω电阻连接V _{DD} 至IN，V _{DD} 至GND间连接一只1μF陶瓷电容。
3, 4	CTL1, CTL2	输出电压选择输入。CTL1和CTL2选择9种不同的预设输出电压，预设输出电压参见表1。
5	REFIN	外部基准输入。REFIN接SS时，使用内部0.6V基准。REFIN接外部基准时，调节FB稳定在REFIN电压。IC处于关断模式时，REFIN内部拉至GND。
6	SS	软启动输入。在SS和GND之间连接一只电容，设置启动时间。有关软启动时间的设置，请参考软启动和REFIN部分。
7	GND	模拟地。
8	COMP	电压误差放大器的输出。在COMP与FB之间连接必要的补偿网络，IC处于关断模式时，COMP在内部拉至GND。
9	FB	反馈输入。将FB连接至输出和GND之间的电阻分压网络中心抽头，输出电压可以在0.6V至(90% × V _{IN})范围内设置。用CTL1和CTL2选择9种不同的预设输出电压时，FB与输出之间连接RC网络。
10	OUT	输出电压检测，连接至输出。使用外部电阻分压器时，将OUT悬空。
11	FREQ	振荡器频率选择。在FREQ和GND之间连接一个电阻，用于选择开关频率。
12	PWRGD	电源就绪输出，当V _{FB} ≥ V _{REFIN} 的90%或0.6V时，开漏输出为高阻态。V _{FB} 低于其调节点的90%时，PWRGD内部拉至低电平。IC处于关断模式、V _{DD} 或V _{IN} 低于UVLO门限，或者IC处于热关断模式时，PWRGD被内部拉低。
13	BST	高边MOSFET驱动器电源，采用一只0.1μF电容旁路BST至LX。
14, 15, 16	LX	电感连接。所有LX引脚均在内部连接在一起，所有LX引脚连接至输出电感。IC处于关断模式时，LX为高阻态。
17-20	PGND	功率地，从外部将所有PGND引脚连接至功率地。
21, 22, 23	IN	电源输入，输入电源范围为2.35V至3.6V。采用一只22μF陶瓷电容外部旁路至PGND，参见典型应用电路。
24	EN	使能输入，逻辑输入用于使能/禁止MAX8643A。
—	EP	裸焊盘，连接至大面积地层，以改善散热条件。

3A、2MHz、降压型调节器，内置开关

MAX8643A

方框图



3A、2MHz、降压型调节器，内置开关

典型应用电路

MAX8643A

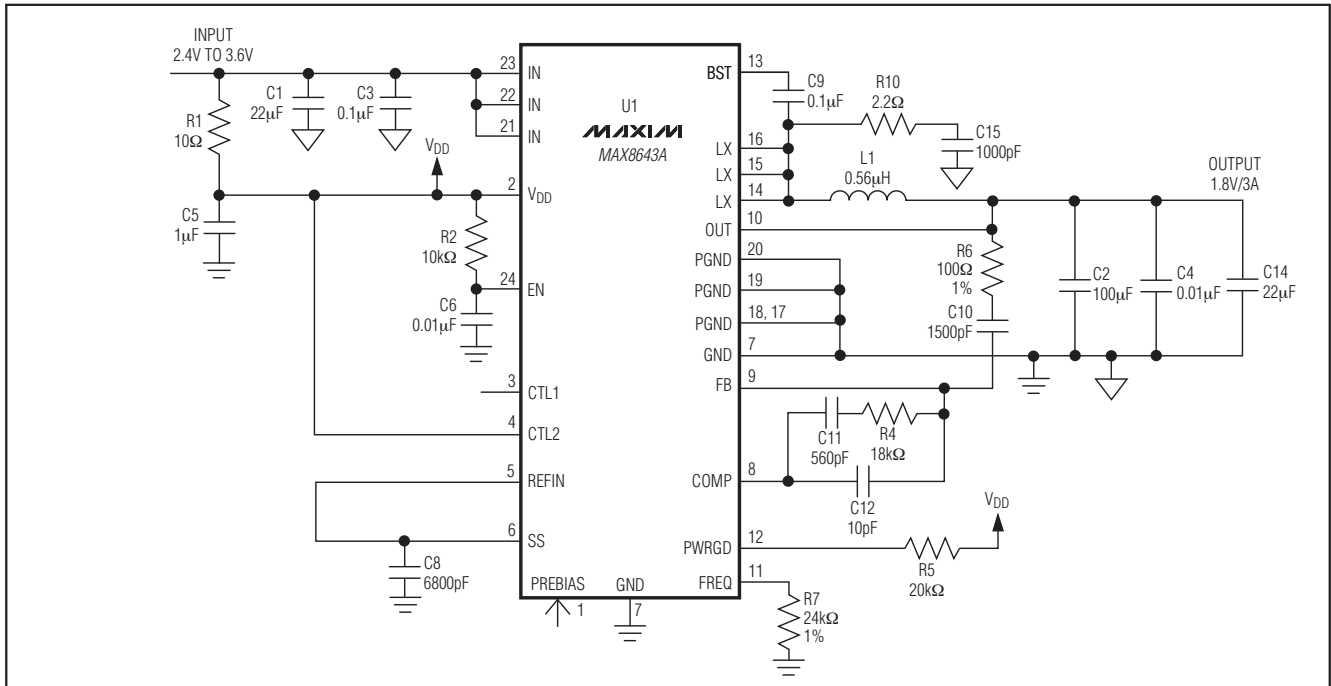


图1. 1MHz、 $V_{OUT} = 1.8V$ 时的全陶瓷电容设计。

详细说明

MAX8643A为高效、电压模式开关调节器，可提供3A输出电流。MAX8643A工作在2.35V至3.6V输入电压范围，可以提供0.6V至 $(0.9 \times V_{IN})$ 的输出电压，非常适合负载点应用。在整个负载、输入电压和温度变化范围内，器件输出电压精度优于 $\pm 1\%$ 。

MAX8643A具有较宽的开关频率范围，可以实现全陶瓷电容设计以及快速瞬态响应。较高的开关频率允许使用小尺寸外部元件。MAX8643A采用小尺寸(4mm x 4mm)、无铅、24引脚薄型QFN封装。REFIN使MAX8643A可理想用于DDR和跟踪电源，高边和低边开关采用内部低 $R_{DS(on)}$ (37m Ω) n沟道MOSFET，保持在重载和高开关频率下具有高效率。

MAX8643A采用电压模式控制结构，内置宽带(> 14MHz)误差放大器。电压控制结构允许高达2MHz的开关频率，减小了电路板面积。电压误差放大器采用III型补偿方案，

充分利用高开关频率的带宽优势，获得快速瞬态响应。可调节的软启动时间便于灵活设置，减小了输入启动过程的浪涌电流。当 V_{FB} 达到 V_{REFIN} 的90%或等于0.54V时，电源就绪(PWRGD)开漏输出变为高电平。

控制器功能

控制器逻辑电路是处理器的核心，用来决定不同输入电压、负载和温度条件下高边MOSFET的占空比。正常工作模式下，没有达到电流限制和温度保护条件时，控制器逻辑电路接收PWM比较器的输出，产生高边和低边MOSFET驱动信号。先断后合逻辑和自举电容的充电时序受控于控制器逻辑电路。电压误差放大器产生的误差信号与振荡器产生的斜坡信号通过PWM比较器进行比较，由此产生所需的PWM信号。高边开关在振荡周期的开始导通，当斜坡电压超过 V_{COMP} 电压或超出限流门限时关闭。随后，在振荡器的剩余周期内，低边开关保持导通。

3A、2MHz、降压型调节器，内置开关

电流限制

内部高边MOSFET具有5.5A (典型值)峰值电流门限。当从LX流出的电流超出此门限时，高边MOSFET关闭，同时打开同步整流器。同步整流器将一直保持开启状态，直到电感电流跌落至低边开关限流门限。这将降低占空比并降低输出电压，直至不再超出电流门限。MAX8643A通过打嗝模式避免输出短路时芯片过热。

限流期间，如果 V_{FB} 低于420mV并且低于该电平的时间超过12 μ s，器件进入打嗝模式。高边MOSFET和同步整流器关闭，同时COMP和REFIN从内部拉低。如果REFIN和SS连接在一起，这两个引脚均被拉低。器件保持该状态1024个时钟周期，随后在128个时钟周期内尝试重启。如果导致限流的故障已经解除，器件将恢复正常工作。否则，器件再次进入打嗝模式。

软启动和REFIN

MAX8643A利用可编程软启动限制启动过程中的浪涌电流。8 μ A (典型值)电流源对连接在SS的外部电容充电。软启动时间由连接在SS与GND之间的外部电容调节，所需电容值由下式决定：

$$C = \frac{8\mu A \times t_{SS}}{0.6V}$$

其中， t_{SS} 为所需的软启动时间，单位为秒。MAX8643A还可以外接基准输入(REFIN)。IC调节FB电压，使其稳定在REFIN电压。采用外部基准时，内部软启动无效。图2所示为采用外部基准时，使用软启动的方法。连接REFIN至SS，以使用内部0.6V基准。

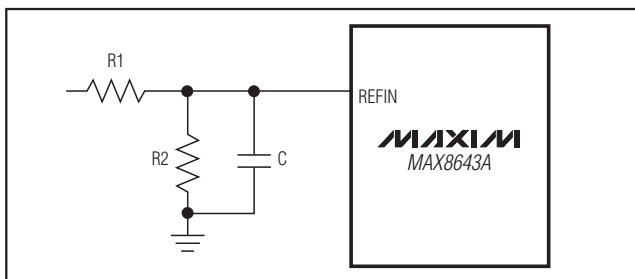


图2. 采用外部基准时，典型的软启动实现方法

欠压锁定(UVLO)

V_{DD} 降低至2V (典型值)以下时，UVLO电路将禁止开关动作。一旦 V_{DD} 上升至2V (典型值)以上，UVLO将解除，再次开始软启动过程。内置100mV滞回，用于抑制脉冲干扰。

BST

高边、n沟道开关的栅极驱动电压由飞电容自举电路产生。低边MOSFET导通时，连接在BST引脚和LX引脚之间的电容由 V_{IN} 电源充电。低边MOSFET关闭时，飞电容上的电压叠加到LX端，为内部高边MOSFET提供必要的导通电压。

频率选择(FREQ)

开关频率可通过电阻在500kHz至2MHz范围内编程设定。利用连接在FREQ和GND之间的电阻(R_{FREQ})设置IC的开关频率， R_{FREQ} 计算公式如下：

$$R_{FREQ} = \frac{50k\Omega}{0.95\mu s} \times \left(\frac{1}{f_S} - 0.05\mu s \right)$$

其中， f_S 为所要求的开关频率，单位为Hz。

电源就绪输出(PWRGD)

PWRGD为开漏输出，当 V_{FB} 超过 $0.9 \times V_{REFIN}$ 时变为高阻态。当 V_{FB} 低于其稳定电压的90%并且持续至少48个时钟周期时，PWRGD拉至低电平。关断模式下，PWRGD为低电平。

输出电压编程(CTL1、CTL2)

如表1所示，输出电压由CTL1和CTL2引脚的逻辑状态编程设置。CTL1和CTL2为三态输入： V_{DD} 、悬空和GND。

表1. CTL1和CTL2输出电压选择

CTL1	CTL2	Vout (V)
GND	GND	0.6
V_{DD}	V_{DD}	0.7
GND	Unconnected	0.8
GND	V_{DD}	1.0
Unconnected	GND	1.2
Unconnected	Unconnected	1.5
Unconnected	V_{DD}	1.8
V_{DD}	GND	2.0
V_{DD}	Unconnected	2.5

3A、2MHz、降压型调节器，内置开关

CTL1和CTL2的逻辑状态必须在上电之前完成设置。一旦器件使能，不要改变CTL1和CTL2。如果需要对输出电压进行重新设置，需重新启动电源或EN，并在再次使能前完成重新编程。

关断模式

驱动EN至GND，以关断IC，此时静态电流将降至12μA以下。关断期间，LX为高阻态。驱动EN至高电平，使能MAX8643A。

热保护

热过载保护电路限制器件的总功耗，当结温超过 $T_J = +165^{\circ}\text{C}$ 时，温度检测电路强制器件进入关断状态，以降低管芯温度。当结温下降 20°C 以后，温度检测电路再次启动器件，在连续过载条件下将产生脉冲输出。热关断过程结束后，重新开始软启动过程。

应用信息

IN和V_{DD}去耦

为减少由于高开关频率导致的噪声，并保持最高的MAX8643A输出精度，在V_{IN}和PGND之间连接一只22μF电容对V_{IN}进行去耦，同时，在V_{DD}和GND之间连接一只1μF电容对V_{DD}进行去耦。这些电容尽可能靠近IC放置。

电感选择

按照下式选择电感：

$$L = \frac{V_{\text{OUT}} \times (V_{\text{IN}} - V_{\text{OUT}})}{f_{\text{S}} \times V_{\text{IN}} \times \text{LIR} \times I_{\text{OUT}}(\text{MAX})}$$

其中，LIR为最小占空比下电感纹波电流与满负荷电流的比值。要获得最佳性能和稳定性，选择LIR使其介于20%至40%。

在给定尺寸下，选择直流电阻尽可能小的电感。考虑到性能，通常铁氧体磁芯电感是最佳选择。不论采用何种磁芯，磁芯必须足够大以保证在MAX8643A的电流限制点不饱和。

输出电容选择

选择输出电容的关键参数为电容值、ESR、ESL和额定电压等。这些参数影响DC-DC转换器的整体稳定性、输出纹波电压和瞬态响应。输出纹波是由于存储在输出电容中的电荷变化、电容ESR上的压降以及ESL上的压降产生的。计算由于输出电容、ESR和ESL引起的输出电压纹波：

$$V_{\text{RIPPLE}} = V_{\text{RIPPLE}}(\text{C}) + V_{\text{RIPPLE}}(\text{ESR}) + V_{\text{RIPPLE}}(\text{ESL})$$

其中，由于输出电容、ESR和ESL引起的输出纹波分别为：

$$V_{\text{RIPPLE}}(\text{C}) = \frac{I_{\text{P-P}}}{8 \times C_{\text{OUT}} \times f_{\text{S}}}$$

$$V_{\text{RIPPLE}}(\text{ESR}) = I_{\text{P-P}} \times \text{ESR}$$

$$V_{\text{RIPPLE}}(\text{ESL}) = \frac{I_{\text{P-P}}}{t_{\text{ON}}} \times \text{ESL}$$

$$V_{\text{RIPPLE}}(\text{ESL}) = \frac{I_{\text{P-P}}}{t_{\text{OFF}}} \times \text{ESL}$$

或其中最大的一项。

峰值电感电流(I_{P-P})如下：

$$I_{\text{P-P}} = \frac{V_{\text{IN}} - V_{\text{OUT}}}{f_{\text{S}} \times L} \times \frac{V_{\text{OUT}}}{V_{\text{IN}}}$$

利用这些公式选择初始电容，但最终取值要通过对原型电路或评估电路测试确定。通常，纹波电流越小得到的输出电压纹波也越小。由于电感值是决定电感纹波电流的因素之一，所以采用较大的电感值将降低输出电压纹波。使用陶瓷电容可以在转换器开关频率下获得较低的ESR和ESL。使用陶瓷电容时，由于ESL所引起的纹波电压可以忽略不计。

负载瞬态响应依赖于所选择的输出电容。在负载瞬态响应期间，ESR × ΔI_{LOAD}为输出瞬间变化量。在控制器做出反应之前，输出偏差将进一步扩大，取决于电感和输出电容值。随后，控制器进行响应，将输出电压调节至预设电压值。控制器响应时间取决于闭环带宽，更高的带宽具有更快的响应时间，避免电压过多偏离稳压值，详细内容请参考补偿设计部分。

3A、2MHz、降压型调节器，内置开关

MAX8643A

输入电容选择

输入电容有助于降低来自输入电源的电流峰值，减少了IC中的开关噪声。总输入电容必须等于或大于下式计算值，以保持输入纹波电压在指定范围内，并且使反馈到输入电源的高频纹波电流最小：

$$C_{IN_MIN} = \frac{D \times t_s \times I_{OUT}}{V_{IN_RIPPLE}}$$

其中， V_{IN_RIPPLE} 为输入电容所允许的最大输入纹波电压，建议该值低于最小输入电压的2%。D为占空比(V_{OUT}/V_{IN})， t_s 为开关周期($1/f_s$)。

在开关频率下的输入电容阻抗应小于输入电源的阻抗，使高频开关电流不会通过输入源，而是由输入电容旁路。高阻抗电源需要更大的输入电容，输入电容必须承受开关电流所引起的纹波电流的要求。RMS输入纹波电流由下式决定：

$$I_{RIPPLE} = I_{LOAD} \times \sqrt{\frac{V_{OUT} \times (V_{IN} - V_{OUT})}{V_{IN}}}$$

其中， I_{RIPPLE} 为输入RMS纹波电流。

补偿设计

电源传输函数由双极点和一个零点组成。双极点由输出滤波器电感L和输出滤波电容 C_O 产生，输出滤波电容的ESR决定零点。双极点和零点频率由下式给出：

$$f_{P1_LC} = f_{P2_LC} = \frac{1}{2\pi \times \sqrt{L \times C_O \times \left(\frac{R_O + ESR}{R_O + R_L}\right)}}$$

$$f_{Z_ESR} = \frac{1}{2\pi \times ESR \times C_O}$$

其中， R_L 为输出电感的DCR和内部开关电阻 R_{DSON} 的总和。 R_{DSON} 的典型值为37mΩ。 R_O 为输出负载电阻，其值等于额定输出电压除以额定输出电流。ESR为输出滤波电容的总等效串联电阻。如果有多个相同的输出电容并联，上式中ESR等于单个输出电容的ESR除以输出电容数。

MAX8643A的高开关频率允许采用陶瓷输出电容。由于陶瓷电容的ESR通常很低，对应传输函数零点的频率高于单位增益频率 f_C ，并且该零点不能补偿由滤波电感和输出电容产生的双极点。双极点产生一个40dB/十倍频程的增益衰减和一个180°/十倍频程的相移。误差放大器必须补偿该增益衰减和相移，以获得稳定的宽带闭环系统。因此，采用图3和图4中所示的III型补偿网络。III型补偿具有三个极点和两个零点，其中第一个极点 f_{P1_EA} 处于零频(DC)，III型补偿的其它极点和零点位置由下式给出：

$$f_{Z1_EA} = \frac{1}{2\pi \times R1 \times C1}$$

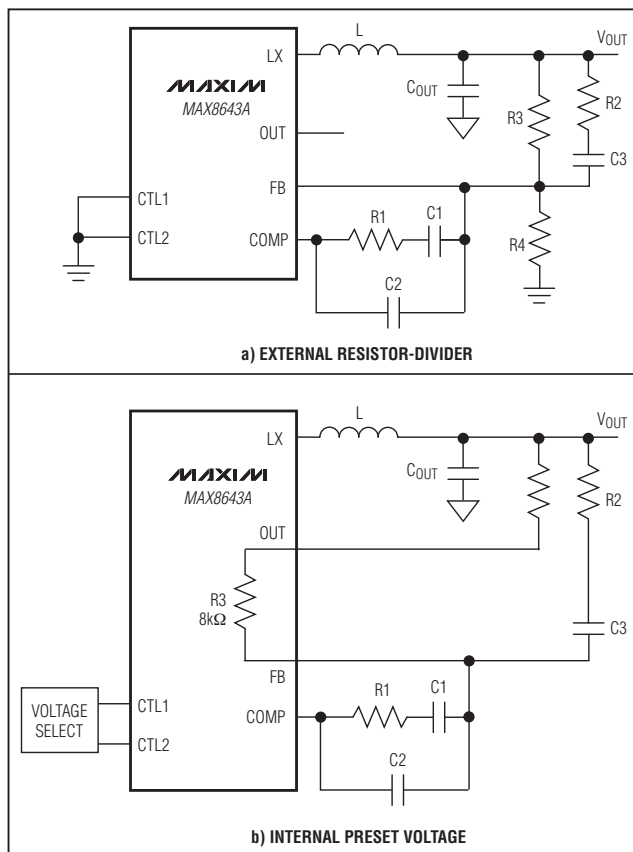


图3. III型补偿网络

3A、2MHz、降压型调节器，内置开关

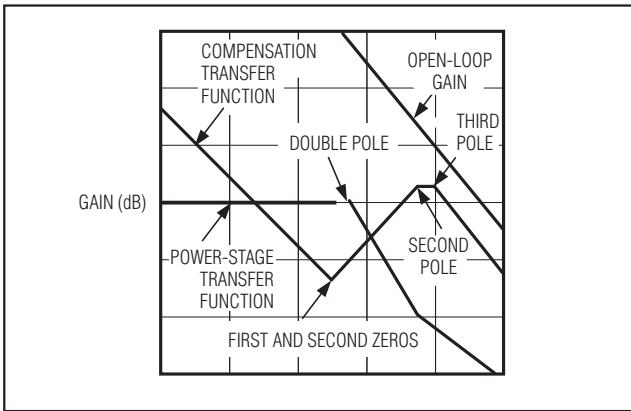


图4. III型补偿示例

由于输出LC双极点的欠阻尼特性，将III型补偿的两个零点频率设置为低于LC双极点频率，以便提供足够的相位提升。将两个零点频率设置在LC双极点频率的80%，可以得到：

$$R1 = \frac{1}{0.8 \times C1} \times \sqrt{\frac{L \times C_O \times (R_O + ESR)}{R_L + R_O}}$$

$$C3 = \frac{1}{0.8 \times R3} \times \sqrt{\frac{L \times C_O \times (R_O + ESR)}{R_L + R_O}}$$

将第二个补偿极点 f_{P2_EA} 设置到 f_{Z_ESR} ，得到：

$$R2 = \frac{C_O \times ESR}{C3}$$

将第三个补偿极点设置到开关频率的1/2，以获得一些相位裕量。按照下式计算C2：

$$C2 = \frac{1}{\pi \times R1 \times f_S \times 2}$$

当过零频率明显高于双极点频率时，上述方程可提供精确的补偿。当过零频率近似等于双极点频率时，实际的过零频率要高于计算得出的频率值。在这种情况下，降低R1的电阻值可减小过零频率。此外，如果过零频率大于200kHz时，将III型补偿的第三个极点设置在靠近开关频率处，以增加相位裕量。R3的推荐值为2kΩ至10kΩ。注意，如果只改变R4阻值来设置不同输出，环路补偿保持不变。

软启动进入预偏置输出

PREBIAS引脚悬空时，MAX8643A可软启动进入预偏置输出，无输出电容放电。这种操作也叫作单调启动。为避免软启动过程中出现输出电压脉冲干扰，应确保电感电流在软启动结束后处于连续导通模式。通过满足下列方程实现：

$$C_O \times \frac{V_O}{t_{SS}} \geq \frac{I_{P-P}}{2}$$

$$f_{Z2_EA} = \frac{1}{2\pi \times R3 \times C3}$$

$$f_{P3_EA} = \frac{1}{2\pi \times R1 \times C2}$$

$$f_{P2_EA} = \frac{1}{2\pi \times R2 \times C3}$$

上述方程基于 $C1 \gg C2$ 和 $R3 \gg R2$ 的假设，该假设在多数应用中成立。这些极点和零点的位置由电源传输函数的双极点和ESR零点的频率决定。它还是所要求的闭环带宽的函数。以下概述了计算MAX8643A补偿元件的详细步骤。当MAX8643A的输出电压为预置电压时，R3为IC内部电阻，R4不存在(图3b)。

在对MAX8643A进行外部编程设置时(图3a)，输出电压由下式决定：

$$R4 = \frac{0.6 \times R3}{(V_{OUT} - 0.6)}$$

闭环过零频率 f_C 应在开关频率 f_S 的10%至20%之间。较高的过零频率可以得到更快的瞬态响应。一旦 f_C 选定，C1按照下列方程计算：

$$C1 = \frac{1.5625 V_{IN}}{2 \times \pi \times R3 \times (1 + \frac{R_L}{R_O}) \times f_C}$$

3A、2MHz、降压型调节器，内置开关

MAX8643A

其中， C_O 为输出电容、 V_O 为输出电压、 t_{SS} 为软启动时间，通过软启动电容 C_{SS} 设置； I_{P-P} 为电感纹波电流峰值(由输出电容选择部分确定)。根据不同应用，确定了这些参数中的一个就会影响到其它参数的选择。典型工作特性部分中的Starting into Prebias Output波形给出了上述参数选择的实例。连接PREBIAS引脚至GND，禁止预偏置软启动功能，并使MAX8643A对输出电容的电压进行放电，然后开始软启动过程。

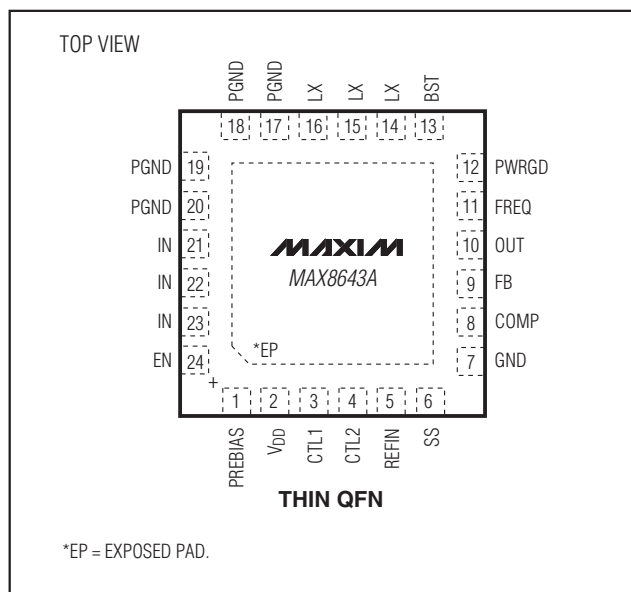
PCB布局考虑和散热

精细的PCB布局对获得低噪、稳定的工作状态非常重要。为了达到最佳性能，推荐参照MAX8643评估板布局。为获得较好的PCB布局，须遵循下列规则：

- 1) 将输入和输出电容连接至功率地；将所有其它电容连接至信号地。
- 2) 将 V_{DD} 、 V_{IN} 和SS端的电容尽可能靠近IC放置，相应引脚采用直接走线。保持独立的功率地(连接至PGND)和信号地(连接至GND)。
- 3) 尽可能保持短且宽的大电流路径，缩短开关电流路径，并尽可能地缩小由LX、输出电容和输入电容形成的回路。

- 4) 将IN、LX和PGND分别连接至一个较大的敷铜区域，以帮助IC散热，进一步提高效率和长期可靠性。
- 5) 确保所有的反馈连线尽可能短，并直接连接，反馈电阻和补偿元件应尽可能靠近IC放置。
- 6) 高频开关节点的走线(如LX)应该远离敏感的模拟区域(FB、COMP)。

引脚配置



芯片信息

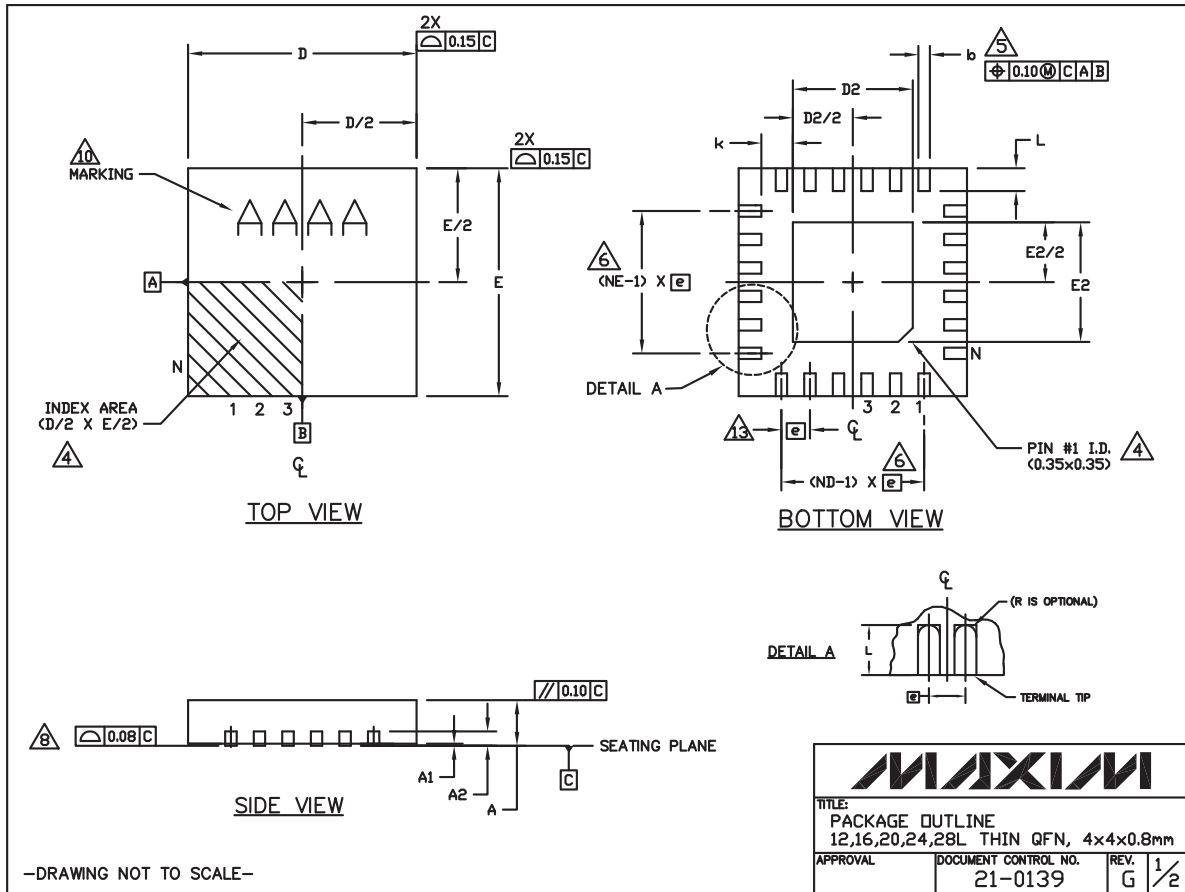
PROCESS: BiCMOS

3A、2MHz、降压型调节器，内置开关

封装信息

(本数据资料提供的封装图可能不是最近的规格，如需最近的封装外形信息，请查询 www.maxim-ic.com.cn/packages.)

MAX8643A



3A、2MHz、降压型调节器，内置开关

MAX8643A

封装信息(续)

(本数据资料提供的封装图可能不是最近的规格，如需最近的封装外形信息，请查询 www.maxim-ic.com.cn/packages.)


COMMON DIMENSIONS															
PKG	12L 4x4			16L 4x4			20L 4x4			24L 4x4			28L 4x4		
REF.	MIN.	NDM.	MAX.	MIN.	NDM.	MAX.	MIN.	NDM.	MAX.	MIN.	NDM.	MAX.	MIN.	NDM.	MAX.
A	0.70	0.75	0.80	0.70	0.75	0.80	0.70	0.75	0.80	0.70	0.75	0.80	0.70	0.75	0.80
A1	0.0	0.02	0.05	0.0	0.02	0.05	0.0	0.02	0.05	0.0	0.02	0.05	0.0	0.02	0.05
A2	0.20 REF			0.20 REF			0.20 REF			0.20 REF			0.20 REF		
b	0.25	0.30	0.35	0.25	0.30	0.35	0.20	0.25	0.30	0.18	0.23	0.30	0.15	0.20	0.25
D	3.90	4.00	4.10	3.90	4.00	4.10	3.90	4.00	4.10	3.90	4.00	4.10	3.90	4.00	4.10
E	3.90	4.00	4.10	3.90	4.00	4.10	3.90	4.00	4.10	3.90	4.00	4.10	3.90	4.00	4.10
e	0.80 BSC.			0.65 BSC.			0.50 BSC.			0.50 BSC.			0.40 BSC.		
k	0.25	-	-	0.25	-	-	0.25	-	-	0.25	-	-	0.25	-	-
L	0.45	0.55	0.65	0.45	0.55	0.65	0.45	0.55	0.65	0.30	0.40	0.50	0.30	0.40	0.50
N	12			16			20			24			28		
ND	3			4			5			6			7		
NE	3			4			5			6			7		
JeDEC Var.	WGGB			WGGC			WGGD-1			WGGD-2			WGGE		

EXPOSED PAD VARIATIONS							
PKG. CODES	D2			E2			MAX.
	MIN.	NDM.	MAX.	MIN.	NDM.	MAX.	
T1244-3	1.95	2.10	2.25	1.95	2.10	2.25	
T1244-4	1.95	2.10	2.25	1.95	2.10	2.25	
T1644-3	1.95	2.10	2.25	1.95	2.10	2.25	
T1644-4	1.95	2.10	2.25	1.95	2.10	2.25	
T2044-2	1.95	2.10	2.25	1.95	2.10	2.25	
T2044-3	1.95	2.10	2.25	1.95	2.10	2.25	
T2444-2	1.95	2.10	2.25	1.95	2.10	2.25	
T2444-3	2.45	2.60	2.63	2.45	2.60	2.63	
T2444-4	2.45	2.60	2.63	2.45	2.60	2.63	
T2844-1	2.50	2.60	2.70	2.50	2.60	2.70	

NOTES:

- DIMENSIONING & TOLERANCING CONFORM TO ASME Y14.5M-1994.
- ALL DIMENSIONS ARE IN MILLIMETERS. ANGLES ARE IN DEGREES.
- N IS THE TOTAL NUMBER OF TERMINALS.
- THE TERMINAL #1 IDENTIFIER AND TERMINAL NUMBERING CONVENTION SHALL CONFORM TO JESD 95-1 SPP-012. DETAILS OF TERMINAL #1 IDENTIFIER ARE OPTIONAL, BUT MUST BE LOCATED WITHIN THE ZONE INDICATED. THE TERMINAL #1 IDENTIFIER MAY BE EITHER A MOLD OR MARKED FEATURE.
- DIMENSION b APPLIES TO METALLIZED TERMINAL AND IS MEASURED BETWEEN 0.25mm AND 0.30mm FROM TERMINAL TIP.
- ND AND NE REFER TO THE NUMBER OF TERMINALS ON EACH D AND E SIDE RESPECTIVELY.
- DEPOPULATION IS POSSIBLE IN A SYMMETRICAL FASHION.
- COPLANARITY APPLIES TO THE EXPOSED HEAT SINK SLUG AS WELL AS THE TERMINALS.
- DRAWING CONFORMS TO JEDEC MO220, EXCEPT FOR T2444-3, T2444-4 AND T2844-1.
- MARKING IS FOR PACKAGE ORIENTATION REFERENCE ONLY.
- COPLANARITY SHALL NOT EXCEED 0.08mm.
- WARPAGE SHALL NOT EXCEED 0.10mm.
- LEAD CENTERLINES TO BE AT TRUE POSITION AS DEFINED BY BASIC DIMENSION 'e', ±0.05.
- NUMBER OF LEADS SHOWN ARE FOR REFERENCE ONLY.
- ALL DIMENSIONS ARE THE SAME FOR LEADED (-) & PbfREE (+) PACKAGE CODES.

-DRAWING NOT TO SCALE-



TITLE:
PACKAGE OUTLINE
12,16,20,24,28L THIN QFN, 4x4x0.8mm

APPROVAL	DOCUMENT CONTROL NO. 21-0139	REV. G	2/2
----------	---------------------------------	-----------	-----

修订历史

Rev 1中的修改页: 1、2、4、8、9、13、15、16。

Maxim北京办事处

北京 8328信箱 邮政编码 100083

免费电话: 800 810 0310

电话: 010-6211 5199

传真: 010-6211 5299

Maxim不对Maxim产品以外的任何电路使用负责，也不提供其专利许可。Maxim保留在任何时间、没有任何通报的前提下修改产品资料和规格的权利。

16 Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600

© 2007 Maxim Integrated Products. MAXIM 是 Maxim Integrated Products, Inc. 的注册商标。

项目开发 芯片解密 零件配单 TEL: 15013652265 QQ: 38537442