

图 136 M58655SP 内电路框图

### 147. M58658P

M58658P 是存储器集成电路，其各引脚功能及参考电压见表 147，其内电路框图与 M58655SP 基本相同（可参见图 136）。

表 147 M58658P 各引脚功能及参考电压

引脚	符号	功能	电压/V	引脚	符号	功能	电压/V
1	V <sub>CC</sub>	+5V 电源端	5	8	C2	存储方式控制信号输入端 2	0.9
2	-V	-30V 电源端	-30	9	C3	存储方式控制信号输入端 3	0.9
3	NC	空脚	0	10	NC	空脚	0
4	CS	片选信号输入端	0.9	11	NC	空脚	0
5	NC	空脚	0	12	D I/O	数据输入/输出端	0.9
6	CLK	时钟信号输入端	0.9	13	GND	接地端	0
7	C1	存储方式控制信号输入端 1	0.9	14	TEST	测试端	-2.8

### 148. MCM6206

MCM6206 是存储器集成电路，其各引脚功能及参考电压见表 148，其内电路框图见图 137。

表 148 MCM6206 各引脚功能及参考电压

引脚	符号	功能	电压/V	引脚	符号	功能	电压/V
1	A14	地址输入端 14	2.4	15	I/O4	数据输入/输出端 4	1.9
2	A12	地址输入端 12	2.4	16	I/O5	数据输入/输出端 5	2.1
3	A7	地址输入端 7	2.4	17	I/O6	数据输入/输出端 6	1.9
4	A6	地址输入端 6	2.4	18	I/O7	数据输入/输出端 7	2
5	A5	地址输入端 5	2.4	19	I/O8	数据输入/输出端 8	2
6	A4	地址输入端 4	2.4	20	CE	片选使能信号输入端	0
7	A3	地址输入端 3	2.4	21	A10	地址输入端	2.2
8	A2	地址输入端 2	2.3	22	OE	输出使能输入端	0
9	A1	地址输入端 1	2.2	23	A11	地址输入端 11	2.4
10	A0	地址输入端 0	2.1	24	A9	地址输入端 9	2.3
11	I/O1	数据输入/输出端 1	1.9	25	A8	地址输入端 8	2.2
12	I/O2	数据输入/输出端 2	1.9	26	A13	地址输入端 13	2.5
13	I/O3	数据输入/输出端 3	1.9	27	WE	写入使能输入端	4.9
14	GND	接地端	0	28	V <sub>DD</sub>	+5V 电源端	5

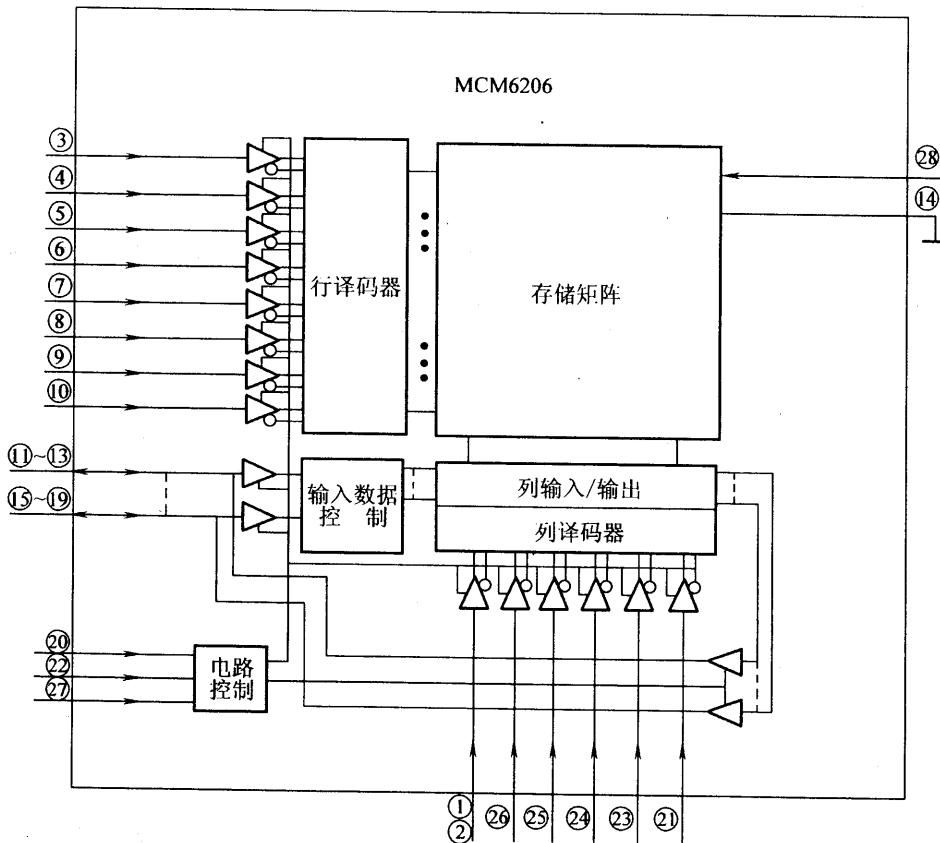


图 137 MCM6206 内电路框图