

表 150 MN12C201D 各引脚功能及参考电压

引脚	符号	功能	电压/V	引脚	符号	功能	电压/V
1	C3	模式/数据切换输入端	4/3/1.9	9	GND	接地端	0
2	GND	接地端	0	10	GND	接地端	0
3	OUT	数据输出端	4.2/2	11	PCLR	片选信号输入端	0.6
4	D03	6 位数据输出端 3	0	12	D02	6 位数据输出端 2	0/3
5	D04	6 位数据输出端 4	0	13	D01	6 位数据输出端 1	0
6	D05	6 位数据输出端 5	0.4	14	D00	6 位数据输出端 0	0
7	TW	检测电压(V)输入端	0	15	C1	模式、地址、数据输入端	4.2/2
8	V _{CC}	电源端	5	16	C2	移位时钟信号输入端	3.4/1.6

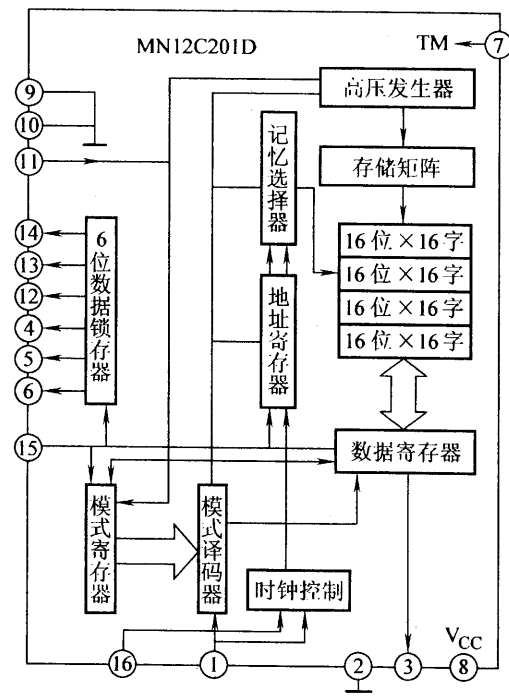


图 139 MN12C201D 内电路框图

151. MN12C25D

MN12C25D 是存储器集成电路，其各引脚功能及参考电压见表 151，其内电路框图见图 140。

表 151 MN12C25D 各引脚功能及参考电压

引脚	符号	功能	电压/V	引脚	符号	功能	电压/V
1	V _{DD}	+ 5V 电源端	5.2	6	C2	时钟信号输入端	0.4
2	NC	空脚	0	7	C3	数据输入端	4.2
3	TEST	测试端	0	8	V _{SS}	接地端	0
4	P.CLR	锁存信号输入端	4.9	9	OUT	数据输出端	4
5	C1	地址输入端	4.2				

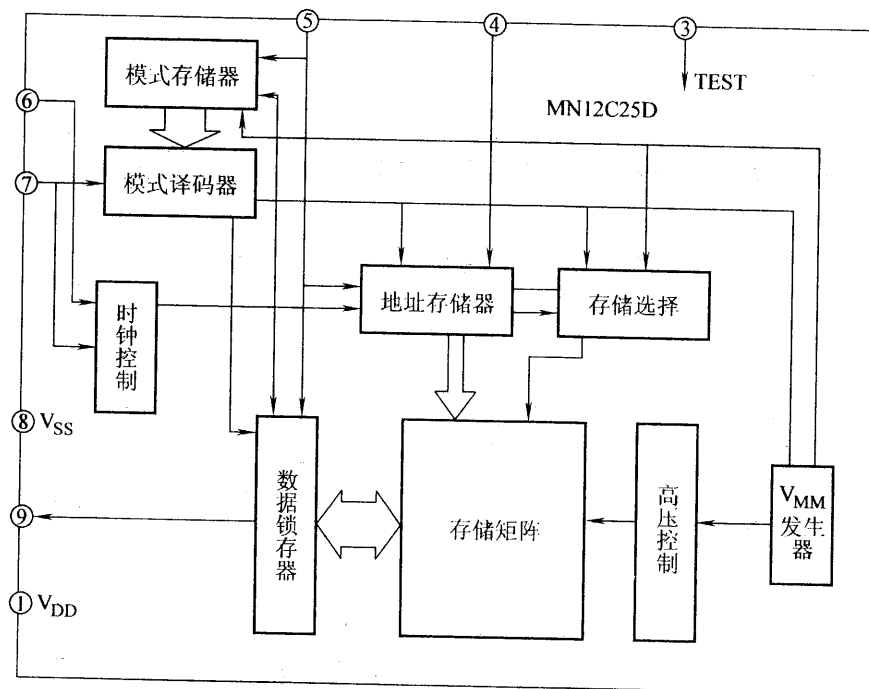


图 140 MN12C25D 内电路框图

152. PCF8522E

PCF8522E 是存储器集成电路，其各引脚功能及参考电压见表 152，其内电路框图见图 141。

表 152 PCA8522F 各引脚功能及参考电压

引脚	符号	功能	电压/V	引脚	符号	功能	电压/V
1	A0	地址输入端	5	5	SDA	数据信号输入/输出端	4.9
2	A1	地址输入端	0	6	SCL	时钟信号输入端	4.9
3	A2	地址输入端	0	7	WC	写入控制端	0
4	V _{SS}	接地端	0	8	V _{CC}	电源端	5

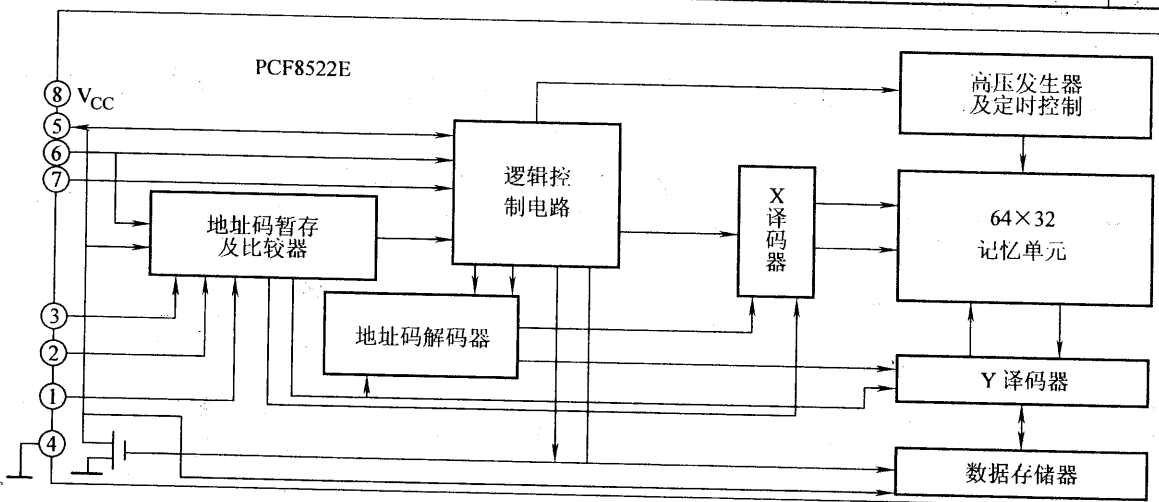


图 141 PCF8522E 内电路框图