

185. MSP3411G

MSP3411G 是数字音频信号处理集成电路, 其各引脚功能及参考电压见表 185, 其内电路框图见图 174。

表 185 MSP3411G 各引脚功能及参考电压

引脚	符号	功 能	电压/V	引脚	符号	功 能	电压/V
1	I ² C-CL	I ² C 总线时钟输入端	5	33	AV _{SS}	模拟电路接地端	0
2	I ² C-DA	I ² C 总线数据输入/输出端	5	34	A V _{REF}	参考电压端	2.2
3	I ² S-CL1	I ² S 总线时钟输入端 1	0	35	SC4 INL	左声道 SCART4 输入端	3.1
4	I ² S-WS1	I ² S 总线字脉冲输入端 1	0	36	SC4 INR	右声道 SCART4 输入端	3.1
5	I ² S-DA OUT	I ² S 总线数据输出端	0	37	ASG3	模拟电路保护接地端	0
6	I ² S-DA IN1	I ² S 总线数据输入端 1	0	38	SC3 INR	右声道 SCART3 输入端	3
7	ADR-DA	地址总线数据输出端	0	39	SC3 INL	左声道 SCART3 输入端	3
8	ADR-WS	地址总线字脉冲输出端	0	40	ASG2	模拟电路保护接地端	0
9	ADR-CL	地址总线时钟输出端	5	41	SC2 INR	右声道 SCART2 输入端	3
10	DV _{SUP}	数字电路电源端	5	42	SC2 INL	左声道 SCART2 输入端	3
11	DV _{SS}	数字电路接地端	0	43	ASG1	模拟电路保护接地端	0
12	I ² S-DAIN2	I ² S 总线数据输入端 2	0	44	SC1 INR	右声道 SCART1 输入端	3
13	NC	空脚	0	45	SC1 INL	左声道 SCART1 输入端	3
14	I ² S-CL2	I ² S 总线时钟输入端 2	0	46	V _{REF}	IF 模/数转换参考电压端	0
15	I ² S-WS2	I ² S 总线字脉冲输入端 2	0	47	MONO IN	单声道输入端	3
16	RESET	复位输入端	5	48	AV _{SUP}	模拟电路电源端	0
17	DACA-R	右声道耳机输出端	0.1	49	AV _{SS}	模拟电路接地端	0
18	DACA-L	左声道耳机输出端	0.1	50	ANA IN +	IF 输入端 1	1
19	V _{SS2}	接地端 2	0	51	ANA IN -	IF 公共输入端	0.2
20	DACM-R	右声道扬声器输出端	0.1	52	ANA IN2 +	IF 输入端 2	0.1
21	DACM-L	左声道扬声器输出端	0.1	53	TEST	测试端	0
22	NC	空脚	0	54	XTAL IN	晶振输入端	0.5
23	DACM-SUB	重低音输出端	0.1	55	XTAL OUT	晶振输出端	2.1
24	NC	空脚	0	56	TP	工厂测试端	0
25	SC2 OTR	右声道 SCART2 输出端	4	57	AUD CL OUT	音频时钟输出端	0.1
26	SC2 OUTL	左声道 SCART2 输出端	4	58	NC	空脚	0
27	V _{SS1}	接地端 1	0	59	NC	空脚	0
28	SC1 OTR	右声道 SCART1 输出端	4	60	D CTR L/O1	数字控制输入/输出端 1	0.1
29	SC1 OUTL	左声道 SCART1 输出端	4	61	D CTR-L/O0	数字控制输入/输出端 0	0.1
30	CAPL A	耳机音量平滑滤波端	7.8	62	ADR SEL	总线地址选择端	0.1
31	AV _{SUP}	模拟电路电源端	7.8	63	STBY	待机控制端	5
32	CAPL M	扬声器音量平滑滤波端	7.8	64	NC	空脚	0

(续)

引脚	符号	功能	电压 /V	引脚	符号	功能	电压 /V
25	DACA-R	耳机输出端 R (未用)	2	45	ASG4	接地端	0
26	DACA-L	耳机输出端 L (未用)	2	46	SC3-INL	音频信号输入端 L	3.2
27	V _{REF2}	基准电压端 2	0	47	SC3-INR	音频信号输入端 R	3.2
28	DACNLR	伴音输出端 R	0.7	48	ASG2	接地端	0
29	DACNLL	伴音输出端 L	0.6	49	SC2-INL	音频信号输入端 L	3.2
30	NC8	空脚	0	50	SC2-INR	音频信号输入端 R	3.2
31	DACM-SUB	重低音输出端	0.5	51	ASG1	接地端	0
32	NC7	空脚	0	52	SC1-INL	音频信号输入端 L	3.3
33	SC2-OUTL	悬空或接地 L	—	53	SC1-INR	音频信号输入端 R	3.2
34	SC2-OUTR	悬空或接地 R	—	54	VPEFTOP	参考电压滤波端	2.5
35	V _{REF1}	基准电压端 1 (不用, 接地)	0	55	MONO IN	单声道输入端	0
36	SC1-OUTR	音频信号输出端 R	3.9	56	AV _{SS}	模拟电路接地端	0
37	SC1-OUTL	音频信号输出端 L	3.9	57	AV _{SUP}	模拟电路电源端	4.9
38	CAPL-A	耳机音量滤波端	5.5~3.5	58	ANA IN1 +	SIF 输入端 1	1.5
39	AV _{SUP}	模拟电路电源端	8.4	59	ANA IN -	SIF 公共输入端	1.5
40	CAPL-M	伴音音量滤波端	3.4	60	ANA IN2 +	SIF 输入端 2	0
41	AHV _{SS}	模拟电路接地端	0	61	TEST	测试端	0
42	AGND	参考电压滤波端	2.2	62	XTAL IN	晶振输入端	1.5
43	SC4-INL	音频信号输入端 L	—	63	XTAL OUT	晶振输出端	1.6
44	SC4-INR	音频信号输入端 R	—	64	TP	接地端	0

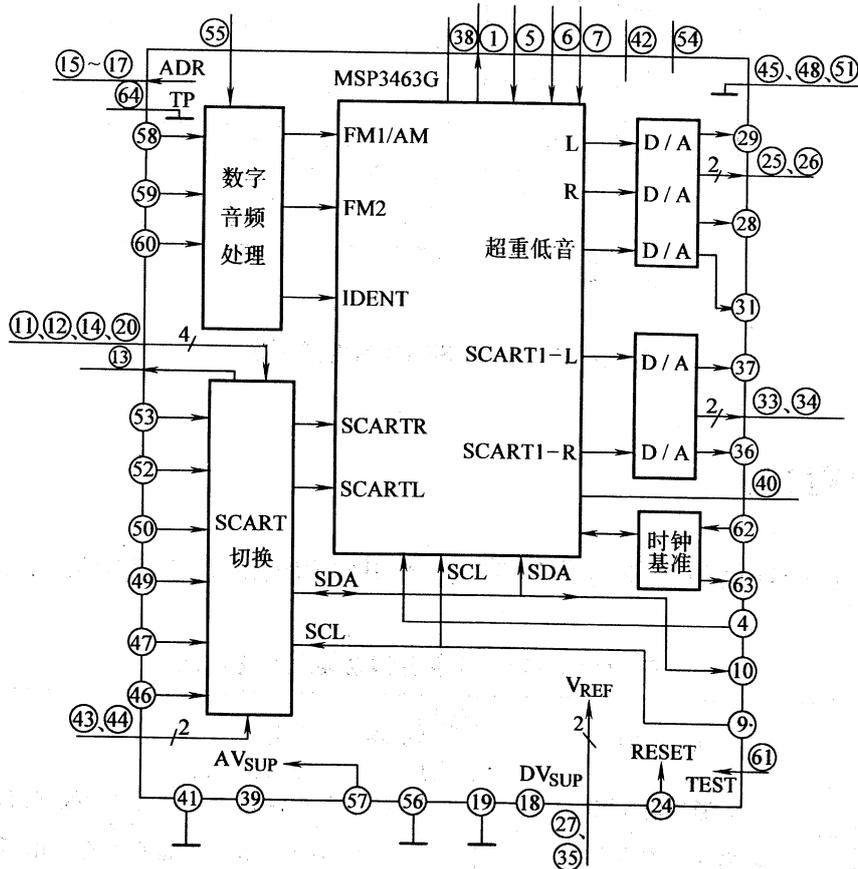


图 175 MSP3463G 内电路框图