

### 156. SDA9251

SDA9251 是存储器集成电路，其各引脚功能及参考电压见表 156，其内电路框图见图 145。

表 156 SDA9251 各引脚功能及参考电压

引脚	符号	功能	电压/V	引脚	符号	功能	电压/V
1	V <sub>CC1</sub>	+5V 电源端	5	15	V <sub>SS2</sub>	接地端	0
2	SQA1	串行数据输出端	—	16	WT	写入控制输入端	—
3	SQA0	串行数据输出端	—	17	RB	读传送控制输入端	—
4	SQB1	串行数据输出端	—	18	SCB	串行时钟信号输入端	—
5	SQB0	串行数据输出端	—	19	RA	读传送控制输入端	—
6	SQC0	串行数据输入端	—	20	SCA	串行数据输入端	—
7	SQC1	串行数据输入端	—	21	TEST	测试端	—
8	SQC2	串行数据输入端	—	22	OEB	使能信号输入端	—
9	SQC3	串行数据输入端	—	23	SQB3	串行数据输出端	—
10	RE	RAM 允许输入端	—	24	SQB2	串行数据输出端	—
11	SCAD	串行地址时钟信号输入端	—	25	OEA	使能信号输入端	—
12	SAR	串行列地址输入端	—	26	SQA3	串行数据输出端	—
13	SAC	串行列地址和方式控制信号输入端	—	27	SQA2	串行数据输出端	—
14	V <sub>CC2</sub>	+5V 电源端	5	28	V <sub>SS1</sub>	数据输出电源接地端	0

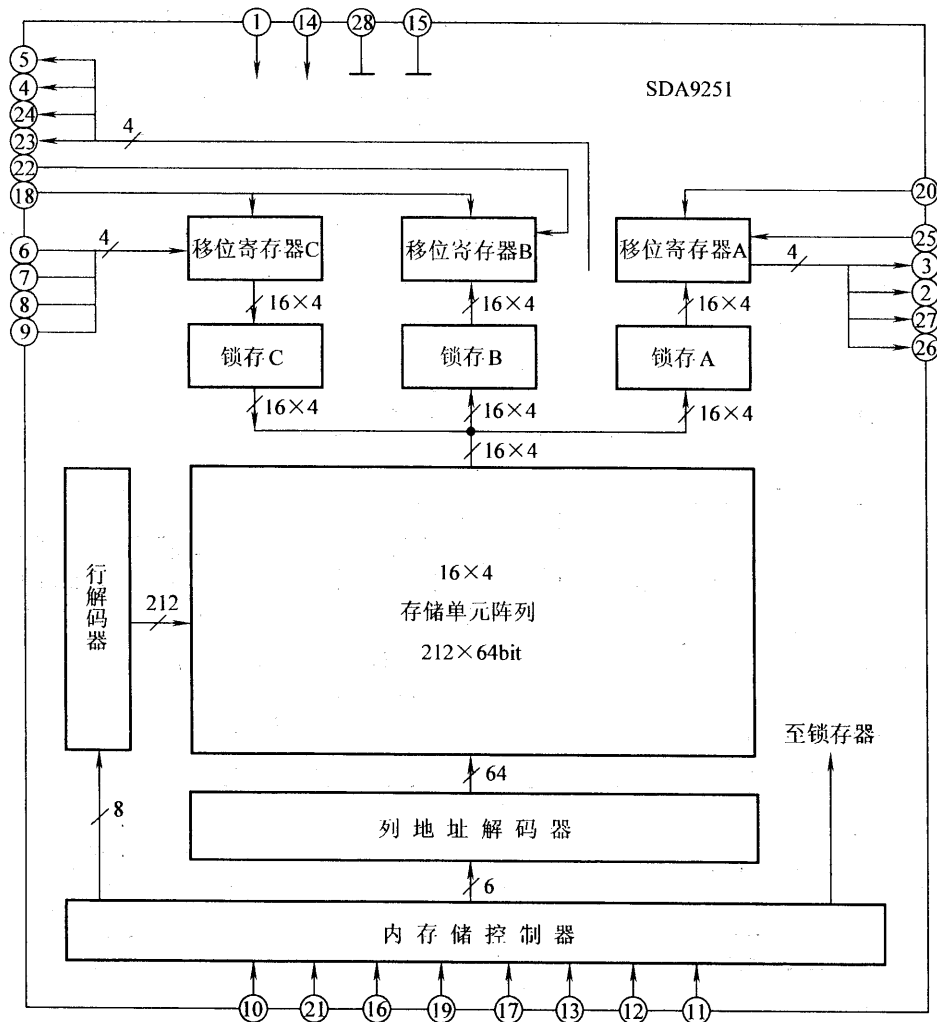


图 145 SDA9251 内电路框图