

图 244 TDA6111Q 内电路框图

256. VCU2136

VCU2136 是数字视频信号处理集成电路，其各引脚功能及参考电压见表 256，其内电路框图见图 245。

表 256 VCU2136 各引脚功能及参考电压

引脚	符号	功能	电压 /V	引脚	符号	功能	电压 /V
1	V _{CC}	+5V 电源端	5	23	CO	处理后的色度信号输入端	0.4
2	V _{CC}	+5V 电源端	5	24	QM	时钟信号输入端	2.1
3	V _{CC}	+5V 电源端	5	25	HOL	复位端	5
4	V0	数字视频信号输出端	2.4	26	GND	接地端	0
5	V1	数字视频信号输出端	2.4	27	NC	空脚	0
6	V2	数字视频信号输出端	2.1	28	V _{CC}	+5V 电源端	5
7	V3	数字视频信号输出端	2.1	29	V _{CC}	+5V 电源端	5
8	V4	数字视频信号输出端	2.1	30	B	蓝基色信号输出端	3.3
9	V5	数字视频信号输出端	2.6	31	G	绿基色信号输出端	3.3
10	V6	数字视频信号输出端	2.6	32	R	红基色信号输出端	3.3
11	V _{CC}	+5V 电源端	4.9	33	GND	接地端	0
12	L7	处理后的亮度信号输入端	0.1	34	B IN	屏显蓝信号输入端	0
13	L6	处理后的亮度信号输入端	0.4	35	G IN	屏显绿信号输入端	0
14	L5	处理后的亮度信号输入端	0.5	36	R IN	屏显红信号输入端	0
15	L4	处理后的亮度信号输入端	0.5	37	FS	快速消隐脉冲输入端	0.05
16	L3	处理后的亮度信号输入端	0.5	38	BCL	亮度自动控制信号输入端	4.7
17	L2	处理后的亮度信号输入端	0.5	39	V IN	复合视频信号输入端	5
18	L1	处理后的亮度信号输入端	0.4	40	GND	接地端	0
19	L0	处理后的亮度信号输入端	0.4	41	KEY	延迟行消隐脉冲及键脉冲输入端	4
20	C1	处理后的色度信号输入端	0.4	42	CRO	S-VHS 色度信号输入端	5
21	C2	处理后的色度信号输入端	0.4	43	VA	+12V 电源端	12
22	C3	处理后的色度信号输入端	0.4	44	CB	行场复合信号输入端	3.7

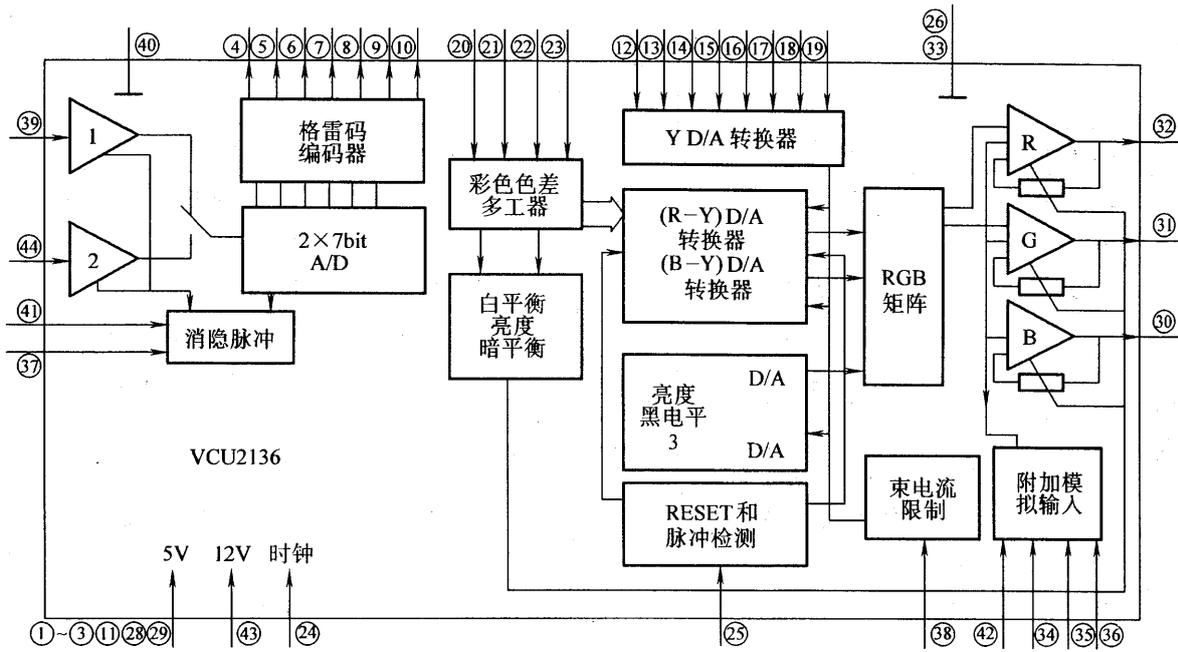


图 245 VCU2136 内电路框图

257. VPC3215C

VPC3215C 是视频信号处理集成电路，其各引脚功能及参考电压见表 257，其内电路框图见图 246。

表 257 VPC3215C 各引脚功能及参考电压

引脚	符号	功能	电压 /V	引脚	符号	功能	电压 /V
1	GNDF	模拟电路接地端	0	16	HC	水平钳位脉冲信号端	0
2	GNDF	模拟电路接地端	0/1.4	17	AVO	视频信号输出端	3.2
3	CLK5	时钟输出端	0/2.1	18	CLK1	倍频输出时钟端	1.6
4	V STBY	待机电源端	4.6	19	SYNC	同步时钟输出端	1.5
5	STAL2	晶振输出端	2.1	20	Y7	数字亮度信号输出端 7	1.5
6	STAL1	晶振输入端	2	21	Y6	数字亮度信号输出端 6	1.5
7	GNDF	模拟电路接地端	0	22	Y5	数字亮度信号输出端 5	1.5
8	NC	空脚	0	23	Y4	数字亮度信号输出端 4	1.5
9	GNDP	Pad 电路输出接地端	0	24	Y3	数字亮度信号输出端 3	1.5
10	INTLC	交错信号输出端	3.3	25	Y2	数字亮度信号输出端 2	1.5
11	NC	空脚	0	26	GNDP	Pad 电路接地端	0
12	VS	场同步脉冲输出端	0	27	NC	空脚	1.1
13	FSY	前置同步脉冲输出端	3.3	28	Y1	数字亮度信号输出端 1	1
14	MSY/HS	主同步/行同步脉冲输出端	0	29	Y0	数字亮度信号输出端 0	1.7
15	HELPER	求助线路输出端	3.4	30	CLK20	主时钟输出端	1.7